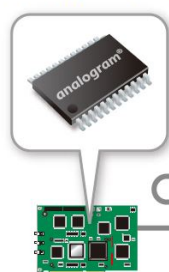
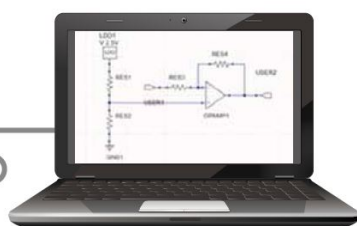
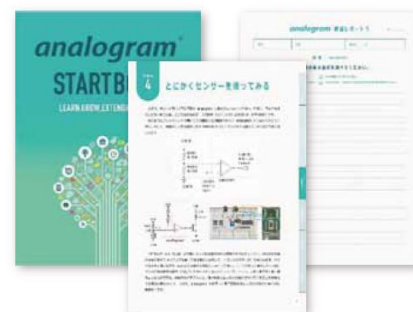


専用ICとテキストによる回路設計トレーニング

analogram[®] トレーニングキット

analogramトレーニングキットは、analogram(専用IC)を使って、様々なアナログ回路を学習できるトレーニングキットです。付属のテキストを参照しながら、何度でもIC上に回路を構成することができ、特性を確認しながら学習を進めることが可能です。また、本キットはハンダ付けを必要としないので、効率的に多くの回路を学ぶことができます。

analogram (IC)

回路書き込み
／評価ボード専用ソフトウェア
(プログラミングツール)専用テキスト
(回路事例集)スタートブック
(授業向けテキスト)

特長

- 専用ICとテキストを用いた、アナログ回路学習キット
- ハンダ付けが不要(組上げ時間短縮)
- 容易に何度でも回路変更可能
- 授業に組み入れやすい90分×15週の章で構成されたスタートブック付

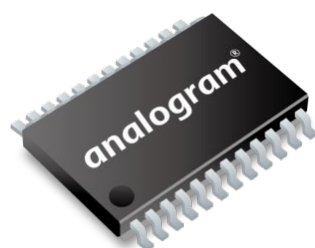
導入効果

- さまざまな回路をanalogramで瞬時に組上げることができるので、効率的に学習できます。
- シリコンチップを製造せずに、analogramで半導体回路の特性を測定することができます。
- シミュレーションでは確認できない実際の回路動作を、体感しながら学習できます。

専用テキスト(回路事例集)掲載内容

内容		構成
用語	オペアンプのバーチャルショート	導出
アナログ回路(計9種)	反転増幅回路	回路解説、回路図、入出力波形図 コンパイル時間、回路計算式
	非反転増幅回路	
	加算回路	
	減算回路	
	ボルテージフォロワ	
	コンパレータ	
	AD変換回路	
	DA変換回路	
	バラン回路	
デジタル回路(計5種)	NOT回路	回路解説、回路図、出力波形図、 コンパイル時間、ロジック図、真理値表
	NAND回路	
	AND回路	
	OR回路	
	NOR回路	
付録(計13種) ※回路図のみ	方形波発生器、シリーズレギュレータ、スミストリガー回路、パルス幅変調回路、クロック検出回路、サンプルホールド回路、ポンプ回路、インスツルメンテーションアンプ、ノッチフィルタ回路、電圧制御発振回路、弛張発振回路、定電圧ロックアウト回路、シャントレギュレータ回路	

analogram (IC) 仕様



analogram搭載素子・機能ブロック		
コンパレータ	4	
オペアンプ	4	
LDO (2.5V)	1	
基準電圧源 (BGR)	1	
基準電流源 (外付け抵抗で調整)	1	
ロジック回路	インバータ	: 2
	NAND	: 3
	NOR	: 3
基本素子	PMOS	: 6
	NMOS	: 6
	抵抗 (20kΩ)	: 20
	コンデンサ (10pF)	: 2

analogram トレーニングキット提供物

- analogram評価キット一式
 - analogram (IC、製品仕様書)
 - ユーザーズガイド (ソフトウェア、ハードウェア)
 - 回路書き込み/評価ボード
 - 専用ソフトウェア (プログラミングツール)
- 専用テキスト(回路事例集)、スタートブック(授業向けテキスト)

□本文中の会社名および製品名は各社が商標または登録商標として使用している場合があります。
□本資料の内容は予告なく変更される場合がありますのでご了承ください。

(LL00003)

東芝情報システム株式会社

LSIソリューション事業部

〒210-8540 川崎市川崎区日進町1番地53 (興和川崎東口ビル)

Tel: 044-200-5300

E-mail: tjlsi-sales@tjsys.co.jp

<https://www.tjsys.co.jp/>