

自動車向けソリューション

■デザインIP

- Verilog & VHDL /テスト実証済み

■検証 IP

- UVM, SV, VMM, OVM, Vera, Verilog,および SystemCをネイティブ言語としてサポート
- simulation/emulationのシームレスな切り替え

■SimXL (合成可能な検証IP)

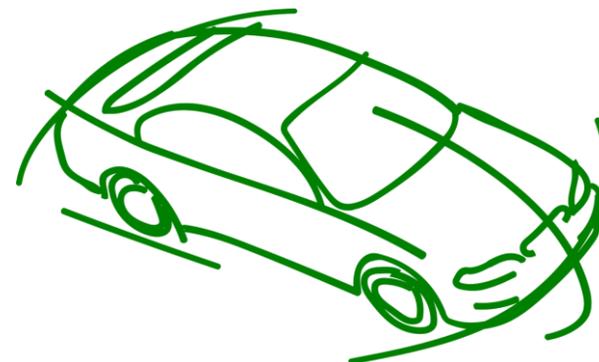
- エミュレーションを加速
- 大手3社が提供するエミュレーターと FPGAプロトタイピング・プラットフォームをサポート

■ポストシリコンVIP

- driverを備えたFPGAプロトタイピングプラットフォームで実行

■検証サービス

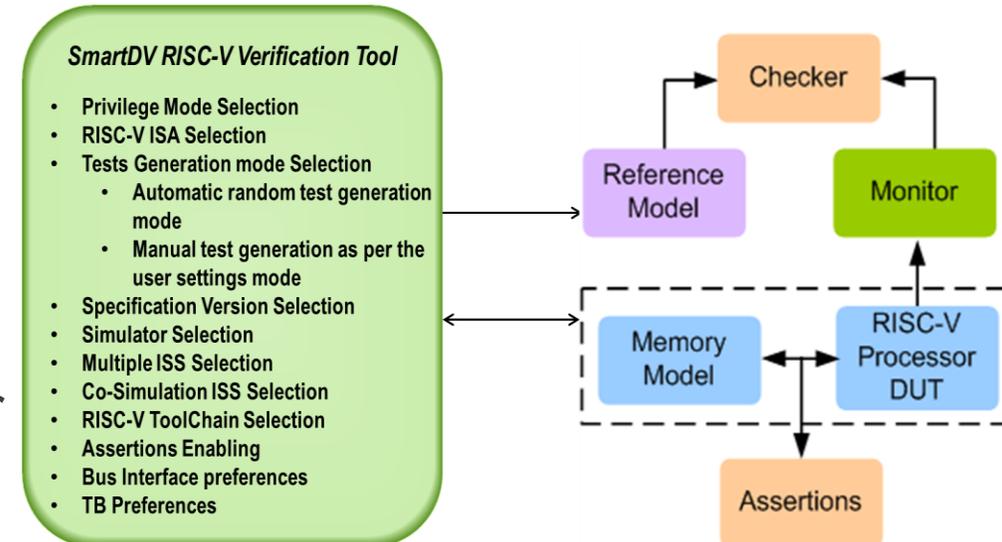
- カスタマイズされたIPの迅速な提供
- ASIL ISO26262準拠を必要とするプロジェクトのサポート



Protocol	Verification IP	SimXL*	Design IP	Post-Silicon VIP
CAN/CAN-FD	✓	✓	✓	✓
Ethernet TSN	✓	✓	✓	✓
Ethernet AVB	✓	✓	✓	✓
EtherCAT	✓	✓	✓	✓
FlexRay	✓			
LIN	✓	✓	✓	✓
SAEJ2716	✓	✓	✓	
SAEJ1850	In Development	✓	✓	
Safe SPI	In Development			
Safe-by-Wire Plus	✓			

RISC-V CPU 検証サービス

- RISC-V CPUを検証するための完全なプラットフォーム
- RISC-Vの命令セットおよびカスタム命令セットを検証可能
 - The RISC-V インストラクションマニュアル
 - ✓ 非特権ISA仕様: Vol-I Version 20191213
 - ✓ 特権ISA仕様: Vol-II Version 20190608
- 商用インストラクション・セット・シミュレータをサポート
 - System Verilog/UVM およびCでの検証フローをサポート
- 大手EDAベンダのシミュレータをサポート
- RISC-Vファンデーションのコンプライアンステストを完全サポート



5G 向けソリューション

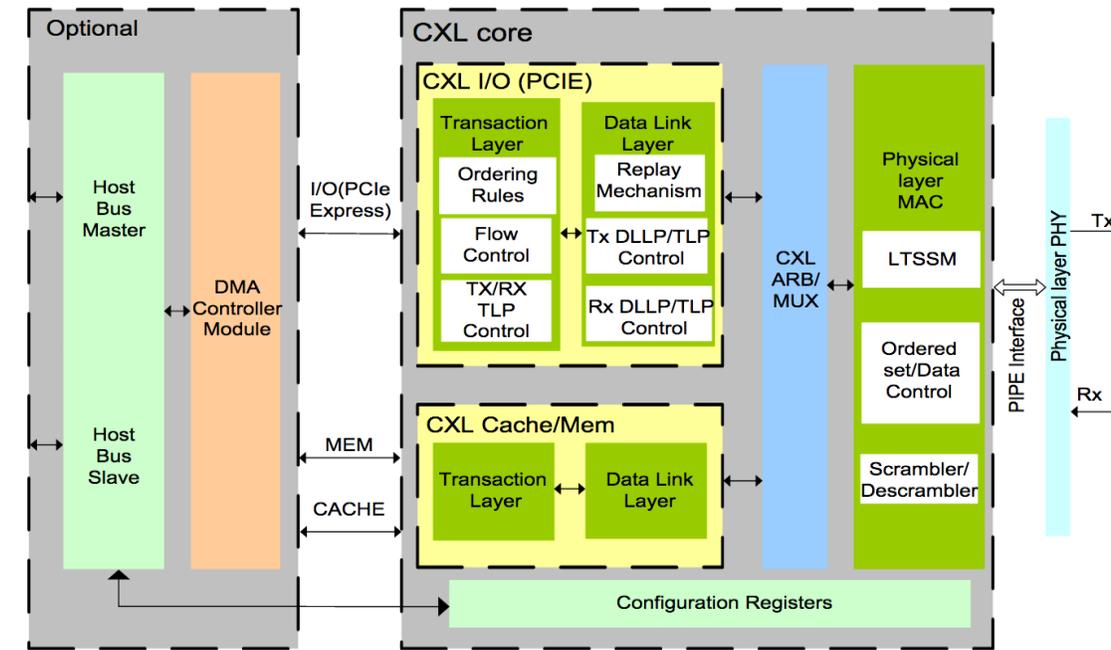
■ 5G通信向け検証IPを提供

- O-RAN v2.0サポート
 - 400GまでのEthernetを全てサポート
 - CPRI/eCPRI, RoE
 - JESD204/207
- Ethernet TSN
- 広帯域メモリインタフェース
 - OpenCAPI
 - CXL

■ コンフィグ可能なSOC I/Fを備えたデザインIP

- Ethernet TSN PCS/MAC IIP Cores up-to 400G
- CXL Controller IIP Core – Spec 1.0/1.1
- JESD204C/204C/205/207 Cores
- MIPI RFFE Cores

■ カスタマイズにも対応できる専門知識を持ったチーム



ビデオ向けソリューション

■ 8Kを含むビデオ向け検証IPを提供

- DisplayPort 2.0 with backward compatibility
 - HDCP 2.3 support
- HDMI 2.1 with backward compatibility
 - HDCP 2.2 support

■ コンフィグ可能なSOC I/F を備えたデザインIP

- DisplayPort 2.0 TX/RX IIP cores with HDCP
- HDMI TX/RX IIP cores – with eARC and TEC extensions.
- V-by-One Transmitter and Receiver IIP cores – Spec 1.2/1.3/1.4

■ カスタマイズにも対応できる専門知識を持ったチーム

